



NIESAMOWITE MIEJSCE DLA NIESAMOWITYCH LUDZI

UKŁADY REPROGRAMOWALNE FPGA FIRMY INTEL W APLIKACJACH CYFROWEGO PRZETWARZANIA SYGNAŁÓW

Adam Czubkowski, inżynier aplikacji układów reprogramowalnych FPGA (absolwent Wydziału Elektrycznego Politechniki Wrocławskiej 2001)

9.12.2019 | 11:15

Sala 007 w budynku D-21



Formularz rejestracyjny dostępny pod kodem QR.