Przewodniczący Rady Dyscypliny Automatyka, Elektronika i Elektrotechnika, Prof. Waldemar Rebizant, we współpracy z Biurem Karier Politechniki Wrocławskiej, zaprasza pracowników, doktorantów i studentów do udziału w **Seminarium z Przemysłem**.

Gościem seminarium będzie **Intel Technology Poland sp. z o.o**.

**Termin:**

2019.12.09 (poniedziałek) o godzinie 11:15 w sali 007 w budynku D-21

**Temat:**

Układy reprogramowalne FPGA firmy Intel w aplikacjach cyfrowego przetwarzania sygnałów

**Zakres:**

* wprowadzenie na temat obecności Intela w Polsce,
* omówienie układów reprogramowalnych Intel FPGA (Field Programmable Gate Array): aplikacje i zastosowania, produkty, technologia, układy zasilania, oprogramowanie narzędziowe,
* porównanie układów reprogramowalnych z dedykowanymi układami scalonymi wielkiej skali integracji z perspektywy projektanta,
* oferta współpracy z firmą Intel: staże studenckie, programy rotacyjne, Intel FPGA Academic Program

**Prezenter**:

Adam Czubkowski, inżynier aplikacji układów reprogramowalnych FPGA, (absolwent Wydziału Elektrycznego Politechniki Wrocławskiej 2001)

**Charakter spotkania:**

otwarty dla pracowników, doktorantów, studentów PWr.

Ze względów organizacyjnych osoby zainteresowane udziałem w spotkaniu uprzejmie prosimy o potwierdzenie chęci udziału w spotkaniu przez **wypełnienie krótkiego formularza rejestracyjnego (imię, nazwisko, email)** dostępnego pod adresem:

<https://forms.gle/jT4BnzoiyEmDUtWL8>

do dnia 2019.12.09 włącznie

Informacji szczegółowych udziela dr hab. inż. Tomasz Sikorski, tel. 21-60, email:  [tomasz.sikorski@pwr.edu.pl](mailto:tomasz.sikorski@pwr.edu.pl) .