



Wydział Elektryczny we współpracy z Biurem Karier Politechniki Wrocławskiej zorganizował w dniu 09.12.2019r. Seminarium z Przemysłem, którego gościem był Intel Technology Poland. Tematem spotkania było:

### **Układy reprogramowalne FPGA firmy Intel w aplikacjach cyfrowego przetwarzania sygnałów**

Firmę Intel reprezentował Adam Czubkowski, absolwent Wydziału Elektrycznego Politechniki Wrocławskiej 2001.

W trakcie spotkania zaprezentowano następujące zagadnienia:

- wprowadzenie na temat obecności Intela w Polsce,
- omówienie układów reprogramowalnych Intel FPGA (Field Programmable Gate Array): aplikacje i zastosowania, produkty, technologia, układy zasilania, oprogramowanie narzędziowe,
- porównanie układów reprogramowalnych z dedykowanymi układami scalonymi wielkiej skali integracji z perspektywy projektanta,
- oferta współpracy z firmą Intel: staże studenckie, programy rotacyjne, Intel FPGA Academic Program

Uczestnikami spotkania byli pracownicy doktoranci oraz studenci Wydziałów: Elektrycznego, Elektroniki oraz Elektroniki Mikrosystemów i Fotoniki. Po spotkaniu odbyła się dyskusja dotycząca rozwiązań firmy Intel oraz możliwości odbycia staży studenckich.

Ciekawostką spotkania był przeprowadzony przez p. Czubkowskiego quiz dotyczący elementów kryptologii, prawa Moore'a oraz arytmetyki binarnej.

W Seminarium wzięło udział łącznie 74 osoby, w tym:

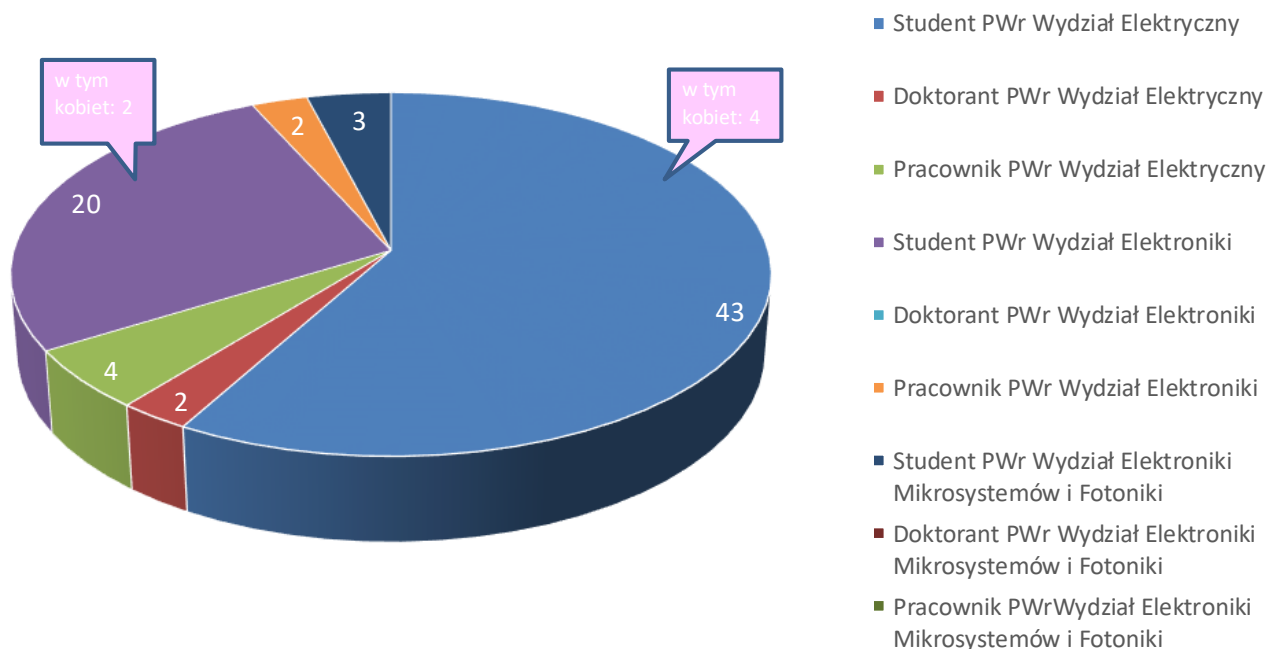
		Kobiet	Mężczyzn
Student PWr Wydział Elektryczny	43	4	39
Doktorant PWr Wydział Elektryczny	2	0	2
Pracownik PWr Wydział Elektryczny	4	0	4
<b>Razem Wydział Elektryczny:</b>	<b>49</b>	<b>4</b>	<b>45</b>

		Kobiet	Mężczyzn
Student PWr Wydział Elektroniki	20	2	18
Doktorant PWr Wydział Elektroniki	0	0	0
Pracownik PWr Wydział Elektroniki	2	0	2
<b>Razem Wydział Elektroniki:</b>	<b>22</b>	<b>2</b>	<b>20</b>

		Kobiet	Mężczyzn
Student PWr Wydział Elektroniki Mikrosystemów i Fotoniki	3	0	3
Doktorant PWr Wydział Elektroniki Mikrosystemów i Fotoniki	0	0	0
Pracownik PWr Wydział Elektroniki Mikrosystemów i Fotoniki	0	0	0
<b>Razem Wydział Elektroniki Mikrosystemów i Fotoniki</b>	<b>3</b>	<b>0</b>	<b>3</b>
<b>ŁĄCZNIE:</b>	<b>74</b>	<b>6</b>	<b>68</b>



Uczestnicy Seminarium z Przemysłem  
2019.12.09: Intel Technology Poland  
łącznie: 74 osoby

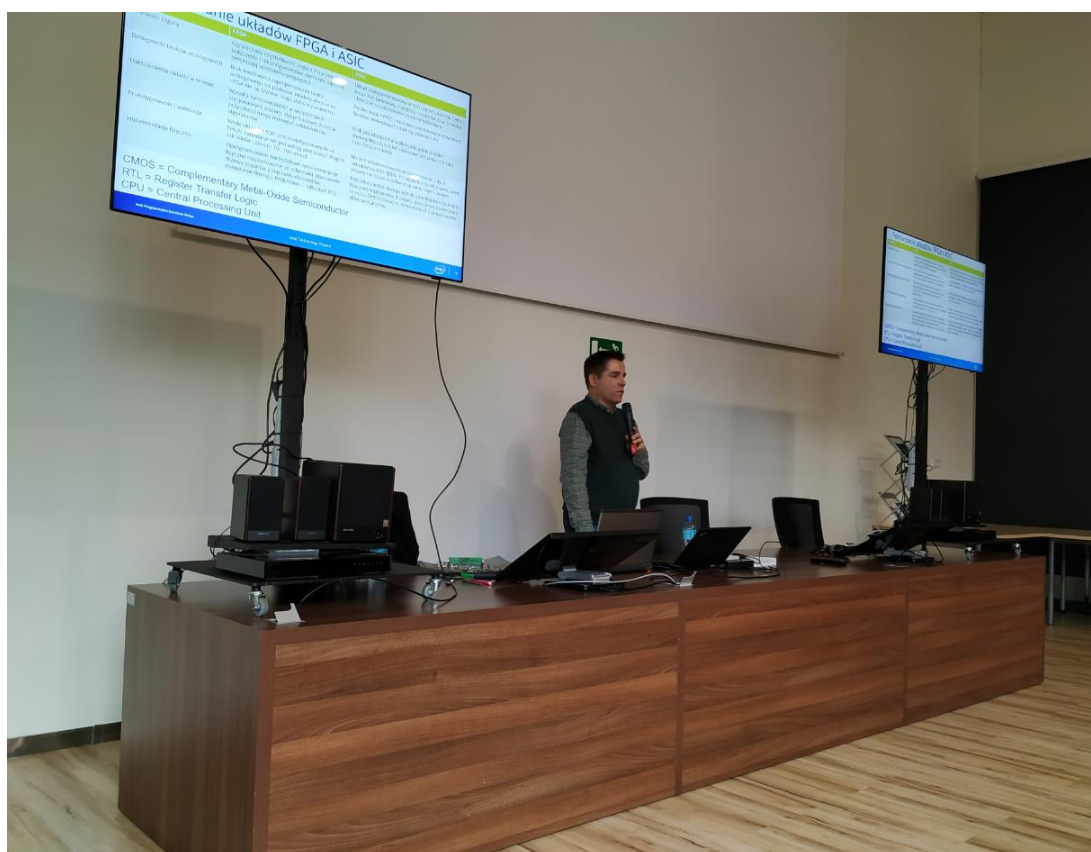


<https://biurokarier.pwr.edu.pl/pl/events/7007/>

<http://weny.pwr.edu.pl/badania-i-wspolpraca/wydarzenia/seminarium-z-przemyslem>

Po prelekcji przedstawiciel firmy Intel spotkał się również z Kołem Naukowym AES z Wydziału Elektroniki będącym studencką sekcją międzynarodowej organizacji Audio Engineering Society. Koło skupia zainteresowanych wszystkimi dziedzinami akustyki i realizacji dźwięku. Następnie odbyło się również spotkanie na Wydziale Elektroniki w zakresie Cyfrowego Przetwarzania Sygnałów.

Na Wydziale Elektrycznym przedstawiciel firmy Intel zapoznał się z wyposażeniem Laboratorium Cyfrowego Przetwarzania Sygnałów oraz Laboratorium Monitorowania Jakości Energii Elektrycznej. Omówiono zastawania układów FPGA o częstotliwościach próbkowania do 1MHz w elektroenergetyce, w tym do celów pomiarów oraz analiz zaburzeń przewodzonych oraz intencjonalnych sygnałów transmisji w paśmie do 150kHz występujących we współczesnych sieciach elektroenergetycznych.



*Na zdjęciu: Adam Czubkowski (Intel) podczas prelekcji*



*Na zdjęciu: Audytorium prelekcji firmy Intel*





Politechnika Wroclawska



Na zdjęciu: Przedstawiciel firmy Intel przekazuje nagrodę jednemu ze zwycięzców quizu



Na zdjęciu od prawej: Katarzyna Sławińska-Oleszek (Kierownik Biura Karier PWr), Adam Czubkowski (Intel), Tomasz Sikorski (Wydział Elektryczny PWr)